**RESPUESTAS EXAMEN CLAD**

1. **a** File – VI Properties – Documentation
2. **b** un while no entrega datos sin haber terminado por tanto no corre en paralelo
3. **b**
4. sin respuesta
5. **c**
6. **c**
7. **a**
8. **d**
9. **a**
10. **c**
11. **d**
12. **c** arma con sus etiquetas por lo tanto es Bundle by Name
13. **d** se corre en labview y se ve
14. **a** se inicializa el array en 3
15. **b** la visualización de otros datos de otros estados
16. **b**
17. **d**
18. **a**
19. **b**
20. **b**
21. **c** Las estructuras sequence quitan mucha memoria, son ineficientes, se busca no usarlas a menos que sea para FPGAs dado que existe la ejecución de tareas en paralelo. Con cluster de error es la manera más eficiente de controlar el flujo de datos.
22. **c** 2^5
23. **b**
24. **a** condición de carrera: si se tienen varios VI que le escriben a la misma variable al mismo tiempo entonces hay perdida de información a temporizaciones distintas.
25. **c**
26. **b**
27. **c**
28. **a** con interacción de usuario. Estructura de eventos: se practica muy poco a pesar de ser súper útil.
29. **d**
30. **a**
31. **c**
32. **d**
33. **a**
34. **c**
35. **c**
36. **b**
37. **a**
38. **c – d**
39. **todas son verdaderas**
40. **a – d**